**Архитектура компьютера**

**Контрольная работа №2 (вариант 1)**

1. Однопрограммный режим работы компьютера.
2. Цикл выполнения машинной команды. Его основные фазы.
3. Основные причины снижения производительности конвейера команд.
4. Организация конвейера операций в процессоре Pentium .
5. Основные источники прерывания программ.
6. В чем отличие блока прерывания от контроллера прерываний?
7. Каким образом можно оценить эффективность кэш-памяти?
8. Временная локальность в отношении команд и данных.
9. Кэш-память с полностью ассоциативным отображением – принцип построения, достоинства и недостатки
10. Виды стратегий обновления основной памяти.
11. .Многоуровневая организация кэш-памяти.
12. Основные параметры оценки производительности ОП.
13. Принцип расслоения обращений к ОП.
14. Проблема фрагментации ОП.
15. Задача защиты памяти.
16. Организация защиты памяти по ключам.
17. Какие принципы положены в основу иерархии уровней системы памяти?
18. Что понимается под циклом обращения к оперативной памяти?
19. Стратегия WTWA обновления основной памяти.
20. Стратегия LFU замещения блоков кэш-памяти.